

Prüfungsablaufplan für das SS 2017
Studienjahrgang 2013 / 8. Semester
Studienrichtung: Mikroelektronik

in der Prüfungsperiode vom 17.07.-12.08.2017
 (vorbehaltlich weiterer Ergänzungen und Veränderungen)

	Prüfungs-termin	Prüfer	Ort	Zeit/DS
Wahlpflichtmodule				
Elektromech. Netzwerke / Entw. u. Sim. von MST / Komb. Sim. (Entwurf von Mikrosystemen 12 12 02) 85910 Klausur (Entwurf von Mikrosystemen 12 12 02) 85920 Beleg	28.07. n. Vereinb.	Dr. Marschner	GÖR/127/U	150 Min. 2./3. DS
Angew. Dünnschicht- und Solartechnik (12 12 03) 86110	mündlich	Prof. Bartha	n. Vereinb.	n. Vereinb.
Speichertechnologie (Memory Technology 12 12 04) 86320	mündlich	Prof. Mikolajick	n. Vereinb.	n. Vereinb.
Festkörper- und Nanoelektronik (12 11 01) 85510	n. Vereinb.	Prof. Gerlach		
Charakterisierung und Modellierung elektronischer Bauelemente (Beleg) (12 08 26) 155320	n. Vereinb.	Prof Schröter	n. Vereinb.	n. Vereinb.
OS Mikroelektronik 12 12 08 od. 12 08 22 92110 (Referat) 92120 (Beleg)	n. Vereinb.	Prof. Bartha/Prof. Richter		

Prof. Dr.-Ing. St. Bernet
 Vorsitzender des Prüfungsausschusses