

Fakultät Elektrotechnik und Informationstechnik

Prüfungsamt

03.02.2017

Prüfungsablaufplan für das WS 16/17

Studiengang Informationssystemtechnik

Studienjahrgang 2014

5. Semester

Prüfungsperiode vom 06.02.2017 - 04.03.2017

(vorbehaltlich weiterer Ergänzungen und Veränderungen)

Prüfungsfach	Datum	Prüfer	Ort	Zeit/ Dauer*
Formale Systeme 34810 (10+14)	14.02.	Prof. Kröttsch Prof. Baier	*	90 Min.
Formale Systeme 46401 (09)	14.02.	Prof. Kröttsch Prof. Baier	*	
Formale Systeme 46410 (09)	14.02.	Prof. Kröttsch Prof. Baier	*	90 Min.
Compilerbau 34820 (10+14) 45610 (09)	SS 17	Prof. Castrillon schriftlich		90 Min.
Betriebssysteme und Sicherheit 34410 (10+14) 46010 (09)	22.02.	Prof. Härtig Dr. Roitzsch	*	90 Min.

Signalverarbeitung (Modul Signalverarbeitung und Informationstheorie) 47010 (10) 47030 (14) 35210 (09)	20.02.	Prof. Birkholz PD. Dr. Kordon	ZEU/255/Z; ZEU/250/Z	120 Min. 4/5. DS
Schaltkreis- und Systementwurf 47410 (10+14) 42220 (09)	Projektarbeit	Prof. Mayr		-
Wiederholungsprüfungen				
Part. Diff.-Gleichungen und Wahrsch.-theorie 11420(10+14)	16.12.2016 5./6. DS HSZ/04	Prof. Wensch Prof. Sasvari		120 Min.
Systemtheorie 16210 (10)	06.02.	Prof. Jorswieck PD Dr. Kordon	HSZ/04/H	120 Min. 5./6. DS
Schaltungstechnik 15910 (10+14)	08.02.	Prof. Ellinger Prof. Jörges	HSZ/304/Z	180 Min. 3./4. DS
Automatisierungstechnik 17620 (10+14)	15.02.	Prof. Janschek PD Dr. Braune	GOR/229/U; GÖR/226/H	120 Min. 1.-3. DS
Technische Grundlagen 22210 (10+14)	02.03.	Prof. Spallek	*	120 Min.
Rechnerarchitektur 22010 (10+14)	wird nicht angeboten	Prof. Spallek	*	240 Min.

* Raumaufteilung sowie Zeit und Ort im Aushang bzw. Internet!

(10) - Prüfungsordnungsversion

(09) - Prüfungsordnungsversion

Prof. Dr.-Ing. habil. M. Wollschlaeger
Vorsitzender des Prüfungsausschusses

