

Prüfungsablaufplan für das SS 2017

**Studiengang Informationssystemtechnik  
 Jahrgang 2015 / 4. Semester**

**Prüfungsperiode vom 17.07.-12.08.2017**

(vorbehaltlich weiterer Ergänzungen und Veränderungen)

Prüfungsfach	Prüfungstermin	Prüfer	Ort	Zeit/DS
<b>Part. Diff.-gl. und Wahrsch.</b> 11420 (10)	schriftlich 24.07.	Prof. Sasvari PD Dr. Franz	HÜL/S186/H; HÜL/S386/H; HSZ/AUDI/H	120 Min. 3./4. DS
<b>Laborpraktikum Dyn. Netzwerke</b> 15420 (10)	-	Prof. Tetzlaff	-	-
<b>Schaltungstechnik</b> 15910 (10)	21.07.	Prof. Ellinger Prof. Jörges	TRE/PHYS/E	180 Min. 3./4. DS
<b>Systemtheorie</b> 16210 (10)	schriftlich 03.08.	Prof. Jorswieck PD Dr. Kordon	TRE/MATH/H; TRE/PHYS/E	120 Min. 4./5. DS
<b>Automatisierungstechnik</b> 17620 (10)	schriftlich 28.07.	Prof. Janschek PD Dr. Braune	HSZ/04/H; HSZ/03/H; HSZ/AUDI/H	120 Min. 1./2. DS
<b>Technische Grundlagen</b> 22210 (10)	schriftlich 18.07.	Prof. Spallek	s. Internet	120 Min.
<b>Hardwareprakt. Techn. Grundlagen</b> 22230 (10)		Prof. Göhringer		
<b>Rechnerarchitektur</b> 22010 (10)	schriftlich 31.07.	Prof. Spallek	s. Internet	240 Min.
<b><u>Nach- und Wiederholungsprüfungen</u></b>				
<b>Dynamische Netzwerke</b> 15410 (10)	schriftlich 09.08.	Prof. Tetzlaff Dr. Mögel	HSZ/AUDI/H	150 Min. 1./2. DS
<b>Elektronische Bauelemente</b> 17410 (10)	schriftlich 26.07.	Prof. Schröter	ZEU/147/Z; ZEU/146/Z	120 Min. 1./2. DS
<b>Funkt.-Theorie</b> 11410 (10)	schriftlich im Sem. 23.06.	Prof. Sasvari PD Dr. Franz		120 Min.

(10)

PO-Version 2010

(14)

PO-Version 2014

Prof. Dr.-Ing. habil. M. Wollschlaeger  
 Vorsitzender des Prüfungsausschusses