

Prüfungsablaufplan für das SS 2017

**Studiengang Elektrotechnik
Studienjahrgang 2015 / 4. Semester**

Prüfungsperiode

vom 17.07.-12.08.2017

(vorbehaltlich weiterer Ergänzungen
und Veränderungen)

Prüfungsfach	Prüfungstermin	Prüfer	Ort	Zeit/DS
Part. Differentialrechnung u. Wahrscheinlichkeitsth. 11420 (10+13)	schriftlich 24.07.	Prof. Sasvari PD Dr. Franz	HÜL/S186/H; HÜL/S386/H; HSZ/AUDI/H	120 Min. 3./4. DS
Laborprakt. Mikrorechentechnik 12410 (10+13)	-	Prof. Urbas/Prof. Fitzek	-	-
Praktikum Dynamische Netzwerke 15420 (10+13)	-	Prof. Tetzlaff	-	-
Systemtheorie 16210 (10+13)	schriftlich 03.08.	Prof. Jorswieck PD Dr. Kordon	TRE/MATH/H; TRE/PHYS/E	120 Min. 4./5. DS
Laborpraktikum Elektroenergietechnik 15620 (10+13)	-	Prof. Schegner	-	-
Automatisierungstechnik und Messen 16010 (10+13)	schriftlich 28.07.	Prof. Janschek/Prof. Czarske	HSZ/04/H; HSZ/03/H; HSZ/AUDI/H	210 Min. 1.-3. DS
Nachrichtentechnik 16810 (10+13)	schriftlich 07.08.	Prof. Fettweis PD Dr. Rave	HSZ/304/Z; CHE/089/E; HSZ/AUDI/H	120 Min. 5./6. DS
Schaltungstechnik 1 15910 (10+13)	21.07.	Prof. Ellinger Prof. Jörges	TRE/PHYS/E	180 Min. 3./4. DS
<u>Nach- und Wiederholungsprüfungen</u>				
Dynamische Netzwerke 3. Sem. 15410 (10+13)	schriftlich 09.08.	Prof. Tetzlaff Dr. Mögel	HSZ/AUDI/H	150 Min. 1./2. DS
Funktionentheorie 3. Sem. 11410 (10+13)	schriftlich im Sem. vorgezogen 23.06.	Prof. Sasvari PD Dr. Franz	TRE/MATH	120 Min. 5./6. DS
Elektroenergietechnik 1 15610 (10+13)	schriftlich 17.07.	Prof. Schegner Dr. Meyer	HÜL/S386/H	3./4. DS 150 Min.
Elektronische Bauelemente/ Mikrotechnologien 16610 (10)	schriftlich	Prof. Schröter/Prof. Bartha	ZEU/147/Z; ZEU/146/Z	210 Min. 1.-3. DS

16620 (13)	26.07.			
Projekt Elektroniktechnologie Beleg 17210 (10+13)	-	Prof. Zerna		-
Projekt Elektroniktechnologie Präsentation 17220 (10+13)	-	Prof. Zerna	-	-

(10)
(13)

PO-Version 2010
PO-Version 2013

Prof. Dr.-Ing. St. Bernet
Vorsitzender des Prüfungsausschusses