

Fakultät Elektrotechnik und Informationstechnik

09.02.2017

Prüfungsamt

Prüfungsablaufplan WS 16/17

Studiengang Informationssystemtechnik

Studienjahrgang 2015

3. Semester

Prüfungsperiode vom 06.02.2017 - 04.03.2017

(vorbehaltlich weiterer Ergänzungen und Veränderungen)

Prüfungsfach	Prüfungstermin	Prüfer	Ort*	Zeit/DS
Funktionentheorie 11410 (10+14)	24.02.	Prof. Sasvari Prof. Wensch	HSZ/04/H; HSZ/02/E; HSZ/03/H	120 Min. 3./4. DS
Dynamische Netzwerke 15410 (10+14)	02.03.	Prof. Tetzlaff Dr. Mögel	HSZ/04/H; HSZ/03/H; HSZ/02/H	150 Min. 4./5. DS
Elektronische Bauelemente 17410 (10+14)	13.02.	Prof. Schröter Dr. Herricht	ASB/028/H; POT/81/H	120 Min. 1.-3. DS
Softwaretechnologie-Projekt (Projektarbeit) 21810 (10+14)		Prof. Aßmann		
Softwaretechnologie-Projekt (Referat) 21820 (10+14)		Prof. Aßmann		
<u>Nach- und Wiederholungsprüfung</u>				

Elektr. u. magn. Felder 15210 (10+14)	28.02.	Prof. Tetzlaff	HÜL/S386/H; HÜL/S186/H	150 Min. 3./4. DS
Mehrdim. Diff.- u. Int.-Rechn. 11210 (10+14)	vorgezogen 09.12.2016	Prof. Sasvari Prof. Wensch	siehe Aushang	150 Min.
Algebra 11610 (10+14) 11601 (10+14) PVL	SS 17	Prof. Baumann		90 Min.
Programmierung 21410 (10+14)	10.02.	Prof. Vogler Prof. Baier	*	90 Min.
Softwaretechnologie 21610 (10+14)	16.02.	Prof. Aßmann	*	120 Min.

* Raumaufteilung sowie Zeit und Ort im Aushang bzw. Internet!

(10)

Prüfungsordnungsversion

Prof. Dr.-Ing. habil. M. Wollschlaeger
Vorsitzender des Prüfungsausschusses