

**Fakultät Elektrotechnik
und Informationstechnik
Prüfungsamt**

09.02.2017

Prüfungsablaufplan WS 16/17
Studiengang Elektrotechnik
Studienjahrgang 2015
3. Semester

Prüfungsperiode vom 06.02.2017 - 04.03.2017

(vorbehaltlich weiterer Ergänzungen und Veränderungen)

Prüfungsfach	Prüfungs-termin	Prüfer	Ort*	Zeit/DS
Funktionentheorie 11410 (10+13)	24.02.	Prof. Sasvari Prof. Wensch	HSZ/04/H; HSZ/02/E; HSZ/03/H	120 Min. 3./4. DS
Projekt Elektroniktechnologie Beleg 17210 (10+13)	-	Prof. Zerna		-
Projekt Elektroniktechnologie Präsentation 17220 (10+13)	-	Prof. Zerna	-	-
Dynamische Netzwerke 15410 (10+13)	02.03.	Prof. Tetzlaff Dr. Mögel	HSZ/04/H; HSZ/03/H; HSZ/02/H	150 Min. 4./5. DS
Elektroenergietechnik 15610 (10+13)	17.02.	Prof. Schegner Dr. Meyer	TRE/PHYS/E; TRE/MATH/E;	150 Min. 3./4. DS
Elektronische Bauelemente und Mikrotechnologien 16610 (10) 16620 (13)	13.02.	Prof. Schröter/ Prof. Bartha	ASB/028/H; POT/81/H	210 Min. 1.-3. DS

Nach- und Wiederholungsprüfung				
Elektrische und magn. Felder (ET1/2) 15210 (10+13)	28.02.	Prof. Tetzlaff Prof. Merker	HÜL/S386/H; HÜL/S186/H	150 Min. 3./4. DS
Naturwiss. Grundlagen 13010 (13) (Phy1+Phy2 od. Phy1+Che) 12010 (10) Physik	20.02.	Dr. Lavrov/Dr. Künzelmann	TRE/MATH/H	180 Min. 4./5. DS
Informatik 2 12220 (10+13)	09.02.	Dr. Handziski Prof. Spallek	ZEU/250/Z	120 Min. 4./5. DS
Beleg Informatik 12230 (10) 12231 (13) 1601 (05)	-	Prof. Santini	-	-
Techn. Mechanik I 12620 (10+13)	07.02.	Prof. Wallmersperger Prof. Kästner	M13/DÜLF/U; GÖR/226/H	120 Min. 3./4. DS
Geräteentwicklung 16410 (10+13)	SS 17	Prof. Lienig		120 Min.
Mehrdim. Diff.- u. Int.-Rechn. 11210 (10+13)	vorgezogen 09.12.2016	Prof. Sasvari Prof. Wensch	siehe Aushang	150 Min.

*** Raumaufteilung siehe Aushang!**

(05), (10+13)

Prüfungsordnungsversion

Prof. Dr.-Ing. St. Bernet
Vorsitzender des Prüfungsausschusses