

# Fakultät Elektrotechnik und Informationstechnik

16.12.2016

Prüfungsamt

## Prüfungsablaufplan WS 16/17

### Studiengang Informationssystemtechnik

#### Studienjahrgang 2016

#### 1. Semester

Prüfungsperiode vom 06.02.2017 - 04.03.2017

(vorbehaltlich weitere Ergänzungen und Veränderungen)

<b>Prüfungsfach</b>	<b>Prüfungs-termin</b>	<b>Prüfer</b>	<b>Ort*</b>	<b>Zeit/ DS</b>
Algebraische und analytische Grundlagen  11010 (10+14)	23.02.	Prof. Wensch  Prof. Sasvari	HSZ/02/E; HSZ/03/H; HSZ/04/H	180 Min.  2./3. DS
Grundlagen der ET  15010 (10+14)	03.03.	Prof. Tetzlaff  Prof. Merker	POT/81/H; HSZ/04/H; HSZ/02/E; HSZ/03/H	150 Min.  3./4. DS

Algorithmen und Datenstrukturen 21010 (10+14)	06.02.	Prof. Vogler Prof. Baier	siehe Fak. Informatik	90 Min.
Einführungspraktikum 21210 (10+14)	Projektarbeit	Prof. Fetzer	-	-

\* **Raumaufteilung siehe Aushang!**

(10), (14)

Prüfungsordnungsversion

Prof. Dr.-Ing. habil. M. Wollschlaeger  
Vorsitzender des Prüfungsausschusses