

Fakultät Elektrotechnik und Informationstechnik

Prüfungsamt

16.12.2016

Prüfungsablaufplan für das WS 16/17

Studiengang Elektrotechnik

Studienjahrgang 2016

1. Semester

Prüfungsperiode vom 06.02.2017 - 04.03.2017

(vorbehaltlich weiterer Ergänzungen und Veränderungen)

Prüfungsfach	Prüfungstermin	Prüfer	Ort *	Zeit/ DS
Algebraische und analytische Grundlagen 11010 (10+13)	23.02.	Prof. Wensch Prof. Sasvari	HSZ/02/E; HSZ/03/H; HSZ/04/H	180 Min. 2./3. DS
Informatik 1 12210 (10+13)	14.02.	Prof. Santini Prof. Spallek	M13/DÜLF/U; TRE/MATH/H; TRE/PHYS/E	120 Min. 4./5. DS

Grundlagen der Elektrotechnik 15010 (10+13)	03.03.	Prof. Tetzlaff Prof. Merker	POT/81/H; HSZ/04/H; HSZ/02/E; HSZ/03/H	150 Min. 3./4. DS
Werkstoffe 12610 (10+13)	im Sem. 03.02.	Prof. Bauch Dr. Wünsche	HSZ/AUDI; TRE/PHY	90 Min. 3. DS
Einführungsprojekt 17010 (10+13)	Präs.	Prof. Bernet	-	-

* Raumaufteilung im Aushang!

(05), (10), (13)

Prüfungsordnungsversion

Prof. Dr.-Ing. St. Bernet
Vorsitzender des Prüfungsausschusses